

2023年8月9日

各 位




菱洋エレクトロ株式会社

菱洋エレクトロ、プロフェッショナル向けグラフィックスカード NVIDIA RTXシリーズ新製品の取り扱いを開始

エレクトロニクス商社の菱洋エレクトロ株式会社（本社：東京都中央区、代表取締役社長執行役員：中村 守孝、以下「菱洋エレクトロ」）は、アクセラレーテッドコンピューティングで世界をリードするNVIDIAが提供する「NVIDIA RTX™ 5000 Ada世代」「NVIDIA RTX™ 4500 Ada世代」「NVIDIA RTX™ 4000 Ada世代」の取り扱いを開始いたします。

本製品は、NVIDIAが8月8日（アメリカ時間）、SIGGRAPH*1 2023で発表したプロフェッショナルグラフィックスカード「NVIDIA RTX™」シリーズの新製品です。主にワークステーションと組み合わせて使用され、建築や製品設計、デザイン、シミュレーション、映画やビデオ制作、ヘルスケアなど、さまざまな業界で活用されています。

【製品概要】

製品名	NVIDIA RTX™ 5000 Ada 世代	NVIDIA RTX™ 4500 Ada 世代	NVIDIA RTX™ 4000 Ada 世代
製品画像			
第3世代 RTコア	100基	60基	48基
第4世代 Tensorコア	400基	240基	192基
CUDA® コア	12,800基	7,680基	6,144基
メモリー	32GB	24GB	20GB
特長	プロフェッショナルな ワークフロー専用設計	高速レイトレーシングと AIを活用	最も強力なシングル スロットGPU

*1 Special Interest Group on Computer GRAPHics。アメリカコンピュータ学会におけるコンピュータグラフィックスを扱う分科会で、同分科会が主催する国際会議・展覧会の通称。

※製品仕様は最終ページの添付資料をご覧ください。

※製品情報・出荷開始時期などの最新情報は以下URLをご覧ください。

NVIDIA RTX™ 5000 Ada世代

<https://ryoyo-gpu.jp/products/quadro/rtx5000-ada/>

NVIDIA RTX™ 4500 Ada世代

<https://ryoyo-gpu.jp/products/quadro/rtx4500-ada/>

NVIDIA RTX™ 4000 Ada世代

<https://ryoyo-gpu.jp/products/quadro/rtx4000ada/>

※「NVIDIA」「RTX」は、米国またはその他の国におけるNVIDIA Corporationの商標または登録商標です。

※本リリースに記載されている情報は発表日現在のものです。時間の経過あるいは後発的なさまざまな事象によって内容に変更が生じる可能性があります。あらかじめご了承ください。

菱洋エレクトロ株式会社について <https://www.ryoyo.co.jp/>

半導体/デバイス事業と ICT/ソリューション事業を手掛けるエレクトロニクス商社として、両事業を展開する強みを活かして IoT・AI導入などを実現するビジネス分野に注力しています。ICT/ソリューション事業では、既存ICT製品の販売に加え、コンサルティング、組み込み機器開発、設置、運用保守などのサービスを展開し、あらゆる産業分野におけるIT環境の構築をまとめて支援することで、お客様のスムーズな課題解決に取り組んでまいります。

【製品に関するお問い合わせ先】

菱洋エレクトロ株式会社

ソリューション事業本部

ソリューション第5ビジネスユニット

TEL : 03-3546-6211

E-mail : nvidia_ws_info@ryoyo.co.jp

【リリースに関するお問い合わせ先】

菱洋エレクトロ株式会社

企画本部

広報部

TEL : 03-3546-6331

E-mail : pr@ryoyo.co.jp

【製品仕様】※添付資料

NVIDIA RTX™ 5000 Ada Generation

アーキテクチャー	NVIDIA Ada Lovelace アーキテクチャー
GPUメモリー	32GB GDDR6
メモリアンターフェース	256bit
メモリー帯域幅	576GB/s
エラー訂正コード(ECC)	対応
NVIDIA Ada Lovelaceアーキテクチャーベースの CUDA コア	12,800
NVIDIA 第4世代 Tensor コア	400
NVIDIA 第3世代 RT コア	100
単精度演算性能	65.3TFLOPS※1
RT コア性能※1	151.0TFLOPS※1
Tensor 性能※1	1044.4TFLOPS※2
システムインタフェース	PCI Express 4.0 x16
消費電力	250W
サーマルソリューション	アクティブ
フォームファクター	H4.4 x L10.5 Dual Slot
電源コネクタ	1x 16-pin CEM5 PCIe
ディスプレイコネクタ	4x DisplayPort 1.4a※3
最大同時ディスプレイ表示	4x 4096 x 2160 @ 120Hz 4x 5120 x 2880 @ 60Hz 2x 7680 x 4320 @ 60Hz
エンコード/デコード エンジン	2xエンコード、2xデコード (+AV1 エンコードとデコード)
VR ready	対応
vGPU ソフトウェア対応※4	NVIDIA Virtual PC/Virtual Applications (vPC/vApps), NVIDIA RTX Virtual Workstation (vWS)
グラフィックス APIs	DirectX 12, Shader Model 6.7, OpenGL 4.6※4, Vulkan 1.3
コンピュータ APIs	CUDA 12.2, OpenCL 3.0, DirectCompute
NVIDIA NVLink®	非対応

※1 ピークレートはGPUブーストクロックに基づいています。

※2 効果的なFP8テラフロップス(TFLOPS)はスパース性を使用しています。

※3 ディスプレイポートは、RTX™ 5000 Ada世代のデフォルトでオンになっています。vGPUソフトウェアを使用している場合、ディスプレイポートはアクティブになりません。RTX 5000 Ada世代の仮想化サポートは、2023年秋頃リリース予定のNVIDIA 仮想 GPU (vGPU)で利用できます。

※4 製品は公開されているクロノス^{※2}の仕様に基づいており、クロノスに合格することが期待されています。現在の適合状況は、下記URLをご確認ください。

<https://www.khronos.org/conformance/adopters>

NVIDIA RTX™ 4500 Ada Generation

アーキテクチャー	NVIDIA Ada Lovelace アーキテクチャー
GPUメモリー	24GB GDDR6
メモリアンターフェース	192bit
メモリー帯域幅	432GB/s
エラー訂正コード(ECC)	対応
NVIDIA Ada Lovelaceアーキテクチャーベースの CUDA コア	7,680
NVIDIA 第4世代 Tensor コア	240
NVIDIA 第3世代 RT コア	60
単精度演算性能	39.6TFLOPS※1
RT コア性能	91.6TFLOPS※1
Tensor 性能	634.0TFLOPS※2
システムインタフェース	PCI Express 4.0 x16
消費電力	210W
サーマルソリューション	アクティブ
フォームファクター	H4.4 x L10.5 Dual Slot
電源コネクタ	補助電源なし
ディスプレイコネクタ	4x DisplayPort 1.4a※3
最大同時ディスプレイ表示	4x 4096 x 2160 @ 120Hz 4x 5120 x 2880 @ 60Hz 2x 7680 x 4320 @ 60Hz
エンコード/デコード エンジン	2xエンコード、2xデコード (+AV1 エンコードとデコード)
VR ready	対応
vGPU ソフトウェア対応	なし
グラフィックス APIs	DirectX 12, Shader Model 6.7, OpenGL 4.6※4, Vulkan 1.3※4
コンピュータ APIs	CUDA 12.2, OpenCL 3.0, DirectCompute
NVIDIA NVLink®	非対応

※1 ピークレートはGPUブーストクロックに基づいています。

※2 効果的なFP8テラフロップス (TFLOPS) はスパース性を使用しています。

※3 ディスプレイポートは、RTX™ 4500 Ada世代のデフォルトでオンになっています。

※4 製品は公開されているクロノスの仕様に基づいており、クロノスに合格することが期待されています。現在の適合状況は、下記URLをご確認ください。

<https://www.khronos.org/conformance/adopters>

NVIDIA RTX™ 4000 Ada Generation

アーキテクチャー	NVIDIA Ada Lovelace アーキテクチャー
GPUメモリー	20GB GDDR6
メモリアンターフェース	160bit
メモリー帯域幅	360GB/s
エラー訂正コード(ECC)	対応
NVIDIA Ada Lovelaceアーキテクチャーベースの CUDA コア	6,144
NVIDIA 第4世代 Tensor コア	192
NVIDIA 第3世代 RT コア	48
単精度演算性能	26.7TFLOPS※1
RT コア性能	61.8TFLOPS※1
Tensor 性能	327.6TFLOPS※2
システムインタフェース	PCI Express 4.0 x16
消費電力	130W
サーマルソリューション	アクティブ
フォームファクター	H4.4 x L9.5 Single Slot
電源コネクタ	補助電源なし
ディスプレイコネクタ	4x DisplayPort 1.4a※3
最大同時ディスプレイ表示	4x 4096 x 2160 @ 120Hz 4x 5120 x 2880 @ 60Hz 2x 7680 x 4320 @ 60Hz
エンコード/デコード エンジン	2xエンコード、2xデコード (+AV1 エンコードとデコード)
VR ready	対応
vGPU ソフトウェア対応	なし
グラフィックス APIs	DirectX 12, Shader Model 6.7, OpenGL 4.6※4, Vulkan 1.3※4
コンピュータ APIs	CUDA 12.2, OpenGL 3.0, DirectCompute
NVIDIA NVLink®	非対応

※1 ピークレートはGPUブーストクロックに基づいています。

※2 効果的なFP8テラフロップス(TFLOPS)はスパース性を使用しています。

※3 ディスプレイポートは、RTX 4000™ Ada世代のデフォルトでオンになっています。

※4 製品は公開されているクロノスの仕様に基づいており、クロノスに合格することが期待されています。現在の適合状況は、下記URLをご確認ください。

<https://www.khronos.org/conformance/adopters>

*2 Khronos Group。アメリカの非営利団体で、さまざまなプラットフォームやデバイスの上で動作する、並列計算やグラフィックス、メディア用のアプリケーションプログラミングインタフェース(API)のロイヤリティーフリーでオープンな標準規格の作成を目的とした技術コンソーシアムのこと。